

SEMINAR SCHEDULE 2026

日英翻訳サポート
Translation Support ※1

※1 詳細は各セッション詳細ページをご参照ください / Please refer to each page for details
※2 本セッションは有明セントラルタワー & カンファレンス 3F にて開催されます / This session will be taken place at Ariake central tower (3F)



SuperTHEATER

TheSUMMIT

TechSTAGE
SAKURA

TechSTAGE
FUJI

TechSTAGE
ZEN

TechSTAGE
YUZU

PAID SEMINARS

TechLeaders
SUMMIT

Conference Tower							Exhibition Hall		
	TIME	1F Reception Hall	7F International Conference Hall	6F		1F	6F-7F	East Hall 8	West Hall 4
Wed. Dec. 9	9:00								
	10:00	09:30-12:30		10:30-13:00		10:20-17:15	09:30-11:40	09:30-11:30	
	11:00	SEMICON Japan 50 Years Future Vision Summit		サイバーセキュリティ フォーラム Cybersecurity Forum			第5回 アカデミア Award The 5th Academia Award	STS パワーデバイス セッション Power Device Session	
	12:00		11:30-13:00	11:30-13:00			10:00-12:00	12:00-16:30	
	13:00	12:50-14:50	APCS テクノロジー I エコシステム Tech I Ecosystem	Bulls & Bears			若手技術者に向けた 前工程概論 Overview of Front -end Processes for Early Career Engineers		
	14:00	Global Semiconductor Leadership Summit 1	13:30-15:00	13:30-15:00			13:00-16:00	STS パッケージング セッション Packaging Session	
	15:00		APCS テクノロジー II 装置戦略 Tech II Strategies	SATAS Program Summit 2026			13:00-17:00		15:30-17:00
Thu. Dec. 10	9:00								
	10:00	09:30-11:00	09:30-11:15	09:30-11:00		10:00-13:30	09:30-11:00	09:30-11:30	
	11:00		AIS サステナビリティ・キーノート Sustainability Keynote	ADIS ADIS-1 Agentic AI時代の システム設計 ADIS-1 System Design for the Agentic AI Era			半導体技術 特別編 「イメージセンサ」 Special Ed."Image Sensor"	STS テストセッション Test Session	
	12:00	11:30-13:00	11:45-13:00	11:30-13:00			11:20-12:50	12:00-16:30	12:30-13:40
	13:00	AIS Agentic AI が拓く産業の未来 Agentic AI and the Future of Industry	AIS PFAS 対策最前線 PFAS and Sustainability	ADIS ADIS-2 宇宙半導体編 ADIS-2 For the Space			半導体プロセス技術 「平坦化」 CMP		ものづくり太郎 Presents: ついに始まるフィジカル AI 革命！ Monozukuri Taro Presents: The Physical AI Revolution Begins!
	14:00	13:30-15:00	13:30-15:00	13:30-15:00		12:30-14:00	半導体プロセス技術 「洗浄」 Cleaning	13:30-15:00	
	15:00	APCS Advanced Packaging and Chiplet Summit 2026	Mobility- 計算パラダイムシフトと モビリティ産業再編 Computational Power Paradigm Shift and Mobility Industry Reorganization	ADIS ADIS-3 光電融合編 ADIS-3 Silicon Photonics			15:00-17:00	STS 先端デバイス・ プロセスセッション Advanced Device Process Session	15:30-17:00
Fri. Dec. 11	9:00								
	10:00	09:30-11:10	09:30-11:00	09:30-11:00		09:00-10:30	09:30-11:50	09:30-11:30	
	11:00	世界に貢献する日本の先端半導体戦略 Japan's Strategy for Advanced Semiconductors	最先端半導体技術が拓く新たな世界 The World Unlocked by Cutting Edge Semiconductor Technology	量子コンピューティング フォーラム Quantum Computing Forum			半導体プロセス技術 「ドライエッチング」 Dry Etching	STS 計測・検査セッション Metrology-Inspection Session	
	12:00	11:30-13:00	11:30-13:00	11:30-13:00		10:50-13:10	12:10-14:40	12:00-16:30	
	13:00	経済安全保障と半導体地政学 Economic Security and Semiconductor Geopolitics	宇宙と地球と半導体 7.0 その2ー成長戦略編 Space, Earth, and Semiconductors 7.0 Part2: Growth Strategy	世界市場における 日本半導体産業の競争力 Competitiveness of Japan's Chip Industry			半導体プロセス技術 「多層配線」 Multilayer Wiring		
	14:00	13:30-15:00		11:30-13:00		13:30-15:00	14:00-17:00	STS 先端リソグラフィ セッション Advanced Lithography Session	
	15:00	Grand Finale		15:30-17:00			15:00-17:00		15:30-17:00
	16:00			15:30-17:00		15:15-17:00	半導体技術 特別編 「パワー半導体」 Special Ed. "Power Semiconductor"		AIS AIファクトリーとは何か What Is an AI Factory?
	17:00			15:30-17:00					